

## **ENG 653 – Aquisição de Dados em Tempo Real**

Nível: Mestrado

Acadêmico

/

Doutorado

CH: 51h

Créditos: 3.0

Ementa: Diodo, transistor de junção e FET (revisão). Funções e Portas Lógicas; Unidade de Soma. Flip Flops, Memória. Contadores e Registradores de Deslocamento. Multiplex e Decodificadores de Endereço. Estrutura de Máquina. IO mapeado na memória, IO mapeado IO. Decodificação de Endereço. Porta serial e Porta Paralela. Condicionamento de Sinais Analógicos. Rotinas para a Aquisição de Dados. Comando Numérico de Atuadores.